



Volfango Furgani

COMPARATORE NON INVERTENTE

4 September 2003

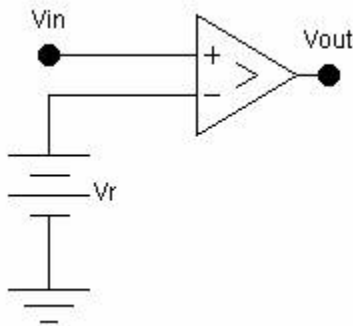
Domanda:

Sono uno studente di ingegneria elettronica che sta svolgendo alcune simulazioni in PSpice su un convertitore dc-dc forward. Gradirei avere notizie circa il comparatore non invertente (e possibilmente lo schema).

Risponde Volfango Furgani

Il comparatore non invertente a catena aperta ha una uscita V_{out} di tipo logico e due ingressi: uno di riferimento costante o lentamente variabile V_R ed uno per il segnale V_{in} . Il funzionamento è basato su due disequazioni: $V_{out} = V_H$ se $V_{in} > V_R$ e $V_{out} = V_L$ se $V_{in} < V_R$. V_H e V_L sono i due valori alto e basso possibili per l'uscita.

Il circuito è il seguente:



Volfango Furgani